

Otorgan el presente

Reconocimiento

A: Luis Alberto Pérez López

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luis Morales Velázquez Instructor

UAQ

Dr. Aurelio Domínguez G. Director Facultad de Ingeniería

UAQ

M.C. Guillermina Avendaño S. Coordinadora de Microsistemas











Otorgan el presente

Reconocimiento

A: Abraham Gastelum Barrios

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luis Morales Velázquez Instructor UAQ

Dr. Aurelio Domínguez G. Director Facultad de Ingeniería UAQ











Otorgan el presente

Reconocimiento

A: Humberto Aguirre Becerra

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luis Morales Velázquez Instructor

UAQ

Dr. Aurelio Domínguez G. Director Facultad de Ingeniería UAQ











Otorgan el presente

Reconocimiento

A: Georgina del Carmen Mota Valtierra

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

> Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luis Morales Velázquez Instructor

UAQ

Dr. Aurelio Domínguez G. Director Facultad de Ingeniería UAQ











Otorgan el presente

Reconocimiento

A: Samuel Sotelo Martínez

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luis Morales Velázquez Instructor UAQ Dr. Aurelio Domínguez G. Director Facultad de Ingeniería UAQ











Otorgan el presente

Reconocimiento

A: Ángel Mancilla Carrasco

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luis Morales Velázquez Instructor

UAQ

Dr. Aurélio Domínguez G. Director Facultad de Ingeniería

UAQ

M.C. Guillermina Avendaño S. Coordinadora de Microsistemas











Otorgan el presente Reconocimiento

я: Conrado Vargas Cabrera

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luis Morales Velázquez Instructor

UAQ

Dr. Aurelio Domínguez G. Director Facultad de Ingeniería

UAQ











Otorgan el presente

Reconocimiento

A: Griselda Saldaña González

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luis Morales Velázquez Instructor

UAQ

Dr. Aurelio Domínguez G. Director Facultad de Ingeniería

UAQ

M.C. Guillermina Avendaño S. Coordinadora de Microsistemas











Otorgan el presente

Reconocimiento

A: José Antonio Licón Gutierrez

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luis Morales Velázquez Instructor

UAQ

Dr. Aurelio Domínguez G. Director Facultad de Ingeniería

UAQ











Otorgan el presente

Reconocimiento

A: Juan Martín Raya Bahena

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Kuis Morales Velázquez Instructor

UAQ

Dr. Aurelio Domínguez G. Director Facultad de Ingeniería UAQ











Otorgan el presente

Reconocimiento

A: Ángel Escobar Rodríguez

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luis Morales Velázquez Instructor

UAQ

Dr. Aurelio Domínguez G. Director Facultad de Ingeniería

UAQ











Otorgan el presente

Reconocimiento

A: Rafael Guadalupe Chávez Moreno

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luís Morales Velázquez Instructor

UAQ

Dr. Aurelio Domínguez G. Director Facultad de Ingeniería

UAQ











Otorgan el presente

Reconocimiento

A: José Luis Martinez Godoy

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

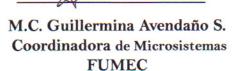
Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luis Morales Velázquez Instructor

UAQ

Dr. Aurelio Dominguez G. Director Facultad de Ingeniería

UAQ













Otorgan el presente

Reconocimiento

я: Jesús Carlos Pedraza Ortega

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luis Morales Velázquez Instructor

UAQ

Dr. Aurélio Domínguez G. Director Facultad de Ingeniería

UAQ











Otorgan el presente

Reconocimiento

A: Irving Abraham Ángeles Botello

Por su destacada participación en el curso:

«Diseño de Sistemas Digitales con Tecnología FPGA y Lenguaje de Programación VHDL»

Impartido del 27 al 31 mayo del 2013 (Duración 36 hrs)

Dr. Luis Morales Velázquez Instructor

UAQ

Dr. Aurelio Domínguez G. Director Facultad de Ingeniería

UAQ

M.C. Guillermina Avendaño S. Coordinadora de Microsistemas







